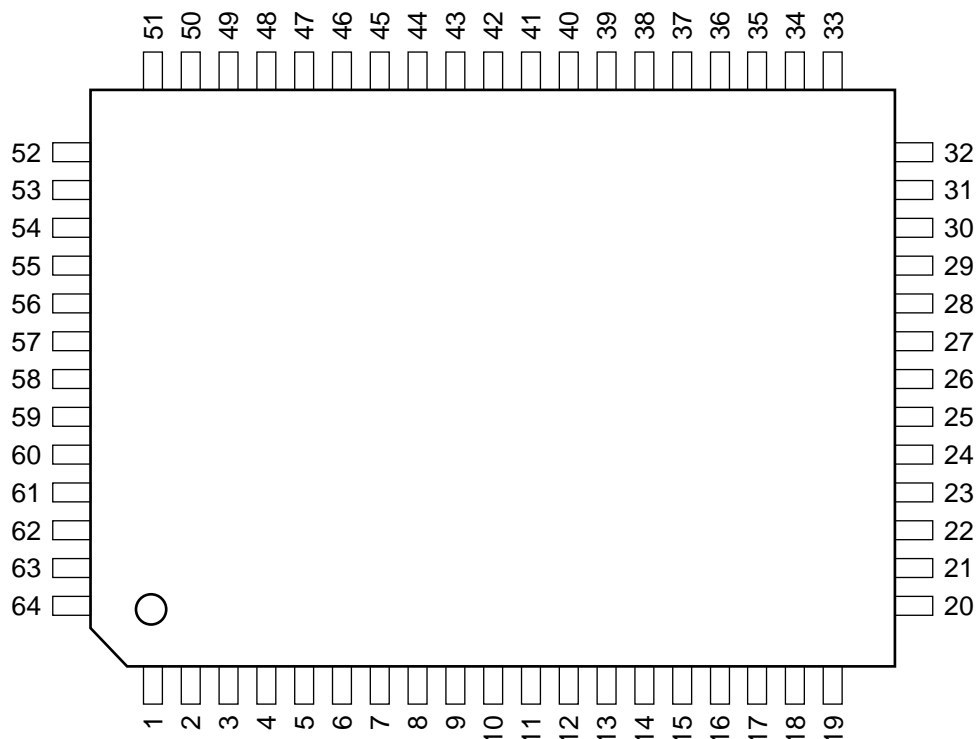


## TIME BASE CORRECTOR

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	I	$\overline{\text{XVDL}}$	17	I	BY5	33	I	$\overline{\text{XSVD}}$	49	O	$\overline{\text{YSLV}}$
2	I	$\overline{\text{XDT}}$	18	I	XCDO	34	I	$\overline{\text{NBLK}}$	50	O	$\overline{\text{CWCX}}$
3	I	$\overline{\text{XNSG}}$	19	I	YGB	35	I	$\overline{\text{XFBD}}$	51	I	$\overline{\text{CVDL}}$
4	I	$\overline{\text{XBID}}$	20	I	$\overline{\text{CGB}}$	36	O	$\overline{\text{MSNC}}$	52	I	MOD2
5	I	$\overline{\text{XFFB}}$	21	I	YCNH	37	O	$\overline{\text{XLCC}}$	53	O	$\overline{\text{XFST}}$
6	I	$\overline{\text{XRVD}}$	22	I	CCNH	38	O	$\overline{\text{OBLK}}$	54	O	$\overline{\text{VBLK}}$
7	I	$\overline{\text{RFH}}$	23	I	$\overline{\text{YSDO}}$	39	O	$\overline{\text{YWDO}}$	55	O	CTCK
8	I	ZCK	24	I	$\overline{\text{CSDO}}$	40	O	$\overline{\text{XDLV}}$	56	O	$\overline{\text{CWDO}}$
9	I	WCK	25	I	$\overline{\text{YSNC}}$	41	O	$\overline{\text{CFDT}}$	57	I	HUBL
10	—	GND	26	—	V <sub>DD</sub>	42	—	GND	58	—	V <sub>DD</sub>
11	I	$\overline{\text{HBLK}}$	27	I	$\overline{\text{CSNC}}$	43	O	$\overline{\text{DTNG}}$	59	I	$\overline{\text{CLR}}$
12	I	$\overline{\text{XPBV}}$	28	I	$\overline{\text{YWZ}}$	44	O	HCFP	60	I	TST1
13	I	$\overline{\text{XDTV}}$	29	I	$\overline{\text{CONF}}$	45	O	HCFM	61	I	TST2
14	I	FLOE	30	I	HJUL	46	O	$\overline{\text{YERX}}$	62	I	TST3
15	I	BY7	31	I	HFBK	47	O	$\overline{\text{CERX}}$	63	I	TDAT
16	I	BY6	32	I	CBLK	48	O	$\overline{\text{YGRY}}$	64	I	$\overline{\text{N3HD}}$

**INPUTS**

BY5 - BY7	: CROMA B-Y READ 25 - 27
CBLK	: COMPOSITE BLANKING PULSE
CCNH	: C-CH COUNTER H
CGB	: C-CH GUARD BAND PULSE
CLR	: H : CLEAR
CONF	: L : CONF MODE
CSDO	: C-CH STRETCHED DO
CSNC	: C-CH PB SYNC
CVDL	: L : VIDEO DELAY MODE (CASE OF CONF=LOW)
FLOE	: REF FIELD O/E
HBLK	: H : BLANKING
HFBK	: HARF•H BLANKING PULSE
HJUL	: H : JAPAN L : USA/CANADA
HUBL	: H : U-MATIC L : BETACAM
MOD2	: H : 525 L : 625
N3HD	: H : VISC ERASE MODE
NBLK	: NARROW H : BLANKING PULSE
RFH	: REF FH
TDAT	: TEST SIGNAL (CASE OF TST3=HIGH) H : 13.5 MHz L : 4FSC (CASE OF TST3=LOW)
TST1 - TST3	: TEST MODE 1 - 3, L : NORMAL
WCK	: WRITE CLOCK
XBID	: L : BIDIREX H : NORMAL
XCDO	: CHROMA READ DO PULSE
XDT	: L : DT MODE
XDTV	: DT-V
XFBD	: L : FAST BIDIREX
XFFB	: L : FAST FORWARD BIDIREX
XNSG	: L : NO SIGNAL
XPBV	: PB-V
XRVD	: REF VD
XSVD	: SERVO VD
XVDL	: L : VIDEO DELAY MODE (CASE OF CONF=HIGH)
YCNH	: Y-CH COUNTER H
YGB	: Y-CH GUARD BAND PULSE
YSDO	: Y-CH STRETCHED DO
YSNC	: Y-CH PB SYNC
YWZ	: Y-CH WRITE ZERO
ZCK	: ZERO CLOCK

**OUTPUTS**

CERX	: C-CH ERROR SAMPLE INHIBIT
CFDT	: COLOR FRAME ID BLANKING PULSE
CTCK	: REF 2FH CLOCK
CWCX	: CHROMA WRITE CLAMP INHIBIT
CWDO	: CHROMA WRITE DO PULSE
DTNG	: L : COLOR FRAME ID DETECT IS NOT GOOD
HCFM	: H : COLOR FRAME ID MINUS
HCFP	: H : COLOR FRAME ID PLUS
MSNC	: PB SYNC (H CYCLE)
OBLK	: DIGITAL BLANK CONTROL
VBLK	: V-BLANKING PULSE
XDLV	: DELAYED REF VD
XFST	: XSBD LATCHED BY XSVD
XLCC	: LINE ADD CONTROL
YERX	: Y-CH ERROR SAMPLE INHIBIT
YGRY	: Y-CH GRAY SWITCH CONTROL
YSLV	: Y-CH SELECT V
YWDO	: PEDESTAL INHIBIT YSDO

